

## Ins ROM mit Dir!

**Wie man seine eigenen Routinen, Programme und RSX-Erweiterungen ins ROM bekommt.**

Der CPC kennt mehrere Typen von ROMs. Das erste ist Typ 0, der Vordergrundprogramme, wie z.B. das eingebaute BASIC, enthält. Beim ROM auf der CPC-Platine, als On-Board-ROM bezeichnet, ist Bit 7 gesetzt. Sollten einem Vordergrundprogramm die 16 KB nicht reichen, gibt es noch den Typ 2, die Erweiterungs-ROMs. Von dem können bis zu drei ROMs an den nachfolgenden Selekt-Adressen angehängt werden. Die Selekt-Adresse ist die Nummer des ROMs, AMSDOS hat beispielsweise eine 7. Welches ROM welche Selekt-Adresse hat, kann in der Regel in den Erweiterungen mittels Jumper o.ä. vom Benutzer selbst festgelegt werden. Die Routinen in den Erweiterungs-ROMs können dann mit einem RST 2 aufgerufen werden. Uns interessiert Typ 1, das Hintergrund-ROM. ROMs werden, vom Lower-ROM, das das Betriebssystem enthält, immer in das obere Speicherviertel, also im Adreßbereich von &C000 bis &FFFF eingeblendet. Die Selekt-Adresse kann beim CPC464 nur &1 bis &7 sein, beim CPC464+, 664 und 6128(+) &1 bis &F (=15), da der Vector KL ROM WALK nur diese Adressen abfragt. Hardwaremäßig können am CPC aber bis zu 252 ROMs angeschlossen werden, vorausgesetzt, man bastelt sich ein ROM-Board, das eine derartige Kapazität bietet. Damit diese dann aber auch vom Betriebssystem angesprochen werden, wäre ein umfangreicher Eingriff in die Firmware nötig.

Jetzt zum Aufbau eines ROMs. An Adresse &C000, also im ersten Byte, steht die Typ-Nr., meistens ist das Typ 1. Die drei darauffolgenden Bytes enthalten in der Regel die Versionsnummer. Im Beispiellisting ist das 1.02, was durch die Bytes 1, 0 und 2 im ROM festgelegt wird. Weil diese drei Bytes das Betriebssystem nicht das geringste interessieren, könnten sie aber genausogut das Datum oder den Kosenamen der Freundin, z. B. Evi, enthalten. Die beiden Bytes danach sind dagegen enorm wichtig: Sie enthalten die Adresse der Namensta-

belle. Wie beim Z80 üblich, steht das Lower- wieder von dem Higherbyte, aber das erledigt ja der Assembler für uns. Jeder Eintrag in dieser Tabelle kann bis zu 16 Bytes lang sein und wird dadurch abgeschlossen, daß Bit 7 am letzten Zeichen des Eintrags gesetzt ist. Zuerst kommt der Name des ROMs. Damit der nicht mit einem RSX-Befehl verwechselt wird, sollte ein Leerzeichen, Kleinbuchstabe o.ä. eingebaut werden. Danach kommen die Befehle. Am Schluß dieser Tabelle steht eine 0. An Adresse &C006 kommt dann der Sprungbefehl zur Initialisierungsroutine des ROMs, danach die Sprungbefehle zu den einzelnen RSX-Befehlen in der Reihenfolge, in der die RSX-Kommandos in der Namenstabelle stehen.

Was hat denn nun die Initialisierungsroutine zu tun? In BC bekommt sie die Adresse des letzten Bytes des verfügbaren, in HL das letzte Byte des noch freien und in DE das erste Byte des Arbeitsspeichers. HL kann um die Menge Speicher gesenkt werden, die das ROM selbst an Speicher benötigt, BC und DE sollten unverändert an das Betriebssystem zurückgegeben werden. Wenn am Ende der Routine das Carry-Flag gesetzt ist, heißt das für das Betriebssystem: Alles in Ordnung. Vielleicht baust Du aber noch eine

Prüfsumme ein und genau die stimmt nicht, was darauf schließen läßt, daß in dem EPROM mindestens ein Bit umgekippt ist. In diesem Fall sollte das Carry-Flag nicht gesetzt sein und das ROM ist damit tot. Selbstverständlich kann diese Initialisierungsroutine auch noch eine kleine Meldung ausgeben, im Beispiellisting wäre das *ScreenSwitch* - ©1995 SCUG, Bildschirmfarben oder Modus wechseln, die Nationalhymne spielen...

Weil der Arbeitsspeicher den ROMs dynamisch zur Verfügung gestellt wird, kann man nicht davon ausgehen, daß ein ROM immer denselben Speicherbereich zur Verfügung hat. Wenn vor AMSDOS, das normalerweise den Speicher ab &A700 belegt, noch andere ROMs initialisiert werden, verschiebt sich diese Adresse plötzlich nach unten. Deshalb wird bei jedem Aufruf eines RSX-Kommandos diese Adresse in IY übergeben, so daß die Routinen dann beispielsweise mit LD r,(IY+x) oder LD (IY+x),r darauf zugreifen können.

Das alles klingt jetzt vielleicht ein wenig kompliziert, aber ein Blick auf das Listing sorgt sicher für Klarheit. Das Beispielprogramm wurde für Maxam geschrieben. Es erzeugt eine Datei, die beispielsweise mit dem Softbrenner in die Inicron ROM-RAM-Box geladen werden kann.

Eine andere Möglichkeit wäre es, die Software in ein EPROM (Erasable

```

Orion 128K Microcomputer (v3)
©1985 Amstrad Consumer Electronics plc
and Locomotive Software Ltd.
X-DDOS 2.10 ©1990 Dobbertin GmbH
ScreenSwitch - ©1995 SCUG
444K RAM-drive C: ©1988 Dobbertin GmbH
MAXAM assembler ©1985 Arnor Ltd.
PROTEXT word processor ©1985 Arnor Ltd.
Fr 14/04/95 10:07:17
SOFTBRENNER 1.02
BASIC 1.1
Ready

```

